除算　　52÷5=10…2

```
                    1 0 1 0
0 1 0 1 ) 0 1 1 0 1 0 0
          0 1 0 1
            0 0 1 1
              0 1 1 0
              0 1 0 1
                0 0 1 0
                  余り
```

(a) 引き戻し法

```
      1 1 0 1 0 0                                  商
  −)  1 0 1                                        
        0 0 1       +  →  →  1  MSB
          0 1 1
  −)      1 0 1
            1 1 0   −  →  →  0
  +)        1 0 1
            0 1 1
              1 1 0
  −)          1 0 1
            0 0 1   +  →  →  1
              0 1 0
  −)          1 0 1
            1 0 1   −  →  0  LSB
  +)        1 0 1
            0 1 0
              余り
```

(b) 引き放し法

```
      1 1 0 1 0 0                                  商
  −)  1 0 1                                        
        0 0 1       +  →  →  1  MSB
          0 1 1
  −)      1 0 1
            1 1 0   −  →  →  0
              1 0 0
  +)          1 0 1
            0 0 1   +  →  →  1
              0 1 0
  −)          1 0 1
            1 0 1   −  →  0  LSB
  +)        1 0 1
            0 1 0
              余り
```

被除数A=0011 0100(10進数の52)の上位4ビットをRレジスタに、下位4ビットをQレジスタに入れる
除数B＝0101(10進数の5)をMレジスタに、シフト回数=4をKレジスタに入れる

	被乗数 A		除数 B	シフト回数
	R レジスタ	Q レジスタ	M レジスタ	Kレジスタ
	0 0 1 1	0 1 0 0	0 1 0 1	1 0 0
左シフト時はQのLSBに0を入れる	0 1 1 0	1 0 0 0 ←左シフト		0 1 1
Mレジスタを引く	− 0 1 0 1		0 1 0 1	
符号ビット	0 0 0 0 1	1 0 0 0		
を反転してLSBへ	↓			
	→ → → → → → → → → ↓			
	0 0 0 1	1 0 0 1		
	0 0 1 1	0 0 1 0 ←左シフト		0 1 0
引けないときRレジスタは 変化なしとする	− 0 1 0 1 … 引けない		0 1 0 1	
	1 0 0 1 1	0 0 1 0		
符号ビット	↓			
を反転してLSBへ	→ → → → → → → → → ↓			
	0 0 1 1	0 0 1 0		
	0 1 1 0	0 1 0 0 ←左シフト		0 0 1
	− 0 1 0 1		0 1 0 1	
符号ビット	0 0 0 0 1	0 1 0 0		
を反転してLSBへ	↓			
	→ → → → → → → → → ↓			
	0 0 0 1	0 1 0 1		
Kレジスタが0に	0 0 1 0	1 0 1 0 ←左シフト		0 0 0
なったところで終了	余り $(2)_{10}$	商 $(10)_{10}$		