

所属学部・学科	工学部	情報システム学科
氏名(ローマ字)	YOSHIZAWA	HIROKAZU
氏名	吉澤	浩和
職位	教授	
学位	Ph.D (Engineering)	

1. 学術論文(Original Papers)

番号(no.)	著者(authors)	題名(title)	学術誌名(journal)	巻・号(vol, no.)	ページ(pages)	発行年(date)
1	Z. Qin and H. Yoshizawa	A 0.6-V 2-nA CMOS Current Reference Circuit	Int. Journal of Engineering Research and Application	vol. 7, Issue 2	19-22	2017
2	Z. Qin, A. Tanaka, N. Takaya, and H. Yoshizawa	0.5-V 70-nW Rail-to-Rail Operational Amplifier Using a Cross-Coupled Output Stage	IEEE Transactions on Circuits and Systems II	vol. 63, No. 11	1009-1013	2016
3	H. Yoshizawa	An improved figure-of-merit equation for op-amp evaluation	IEICE Electronics Express	vol. 12, No. 15	20150533	2015
4	H. Yoshizawa, T. Yabe and G.C. Temes	High-precision switched-capacitor integrator using low-gain opamp	Electronics Letters	vol. 47, No. 5	315-316	2011
5	川名徹, 吉澤浩和	高精度予測型スイッチトキャパシタ増幅回路における同相入力電圧の影響に関する検討	電気学会論文誌C	vol.129, No. 8	1471-1475	2009
6	H. Yoshizawa and G.C. Temes	Switched-capacitor track-and-hold amplifiers with low sensitivity to op-amp imperfections	IEEE Transactions on Circuits and Systems I	vol.54, No. 1	193-199	2007
7	H. Yoshizawa and G.C. Temes	Switched-capacitor track-and-hold amplifier with low sensitivity to op-amp imperfections	Springer, Analog Integrated Circuits and Signal Processing	vol.48, No. 3	267-270	2006

2. 国際会議論文(Proceedings)

番号(no.)	著者(authors)	題名(title)	会議録名(proceedings)	ページ(pages)	開催地(venue)	開催期間(date)
1	H. Yoshizawa, F. Utsunomiya, and M. Sudo	A 0.9-V Nanowatt Current Detector with Adjustable Current Detection Range	Proc. International Conference on Analog VLSI Circuits	75-78	Chiang Mai (Thailand)	Oct. 31–Nov. 2, 2018
2	H. Sun, S. Hoshino, H. Yoshizawa, F. Utsunomiya, and M. Sudo	A 0.35-V Inductorless DC–DC Converter Using Non-SOI CMOS Technology	Proc. IEEE International Symposium on Intelligent Signal Processing and Communication Systems (ISPACS)	513-517	Phuket (Thailand)	Oct. 24-27, 2016
3	P. Payandehnia, H. Maghami, X. Meng, G. C. Temes, and H. Yoshizawa	Sequential Interstage Correlated Double Sampling: a Switched-Capacitor Technique for High Accuracy Systems	Proc. IEEE International Midwest Symposium on Circuits and Systems	262-265	Texas (U.S.A)	Aug. 3-6, 2014
4	A. Tanaka, Z. Qin, and H. Yoshizawa	A 0.5-V 85-nW Rail-to-Rail Operational Amplifier with a Cross-Coupled Output Stage	Proc. IEEE International Conference on Electronics, Circuits and Systems (ICECS)	137-140	Abu Dhabi (UAE)	Dec. 8-11, 2013
5	T. Wang, W. Li, H. Yoshizawa, M. Aslan, and G.C. Temes	A 101 dB DR 1.1 mW Audio Delta-Sigma Modulator with Direct-Charge-Transfer Adder and Noise Shaping Enhancement	Proc. IEEE Asian Solid-State Circuit Conference (A-SSCC)	249-252	Kobe (Japan)	Nov. 12-14, 2012
6	H. Yoshizawa, H. Saito, A. Igarashi, M. Ariyama, A. Takeda, R. Anzai, T. Uchida, and M. Sudo	A 200nV/ $\sqrt{\text{Hz}}$ Noise PSD Signal-Conditioning Circuit with Sensor-Offset Cancellation	Proc. 12th WSEAS International Conference on Circuits	70-76	Heraklion (Greece)	July 22-24, 2008

7	H. Yoshizawa and G.C. Temes	Predictive Switched-Capacitor Track-and-Hold Amplifier with Improved Linearity	Proc. IEEE International Symposium on Circuits and Systems (ISCAS)	233-236	New Orleans (USA)	May 27-30, 2007
8	H. Yoshizawa and G.C. Temes	Switched-Capacitor Track-and-Hold Amplifier with Low Sensitivity to Op-amp Imperfections	Proc. IEEE International Symposium on Circuits and Systems (ISCAS)	4871-4874	Kos (Greece)	May 21-24, 2006

3. 著書・解説(Books and Reviews)

番号(no.)	著者(authors)	書名(title)	出版社(publisher)	発行年(date)	備考(remarks)
1	吉澤浩和	CMOS OPアンプ実務設計の基礎	CQ出版社	2007	単著 pp.1-175

翻訳書の場合はここに原著者と原題をかつこで記入

ここに単著・共著の別、分担ページを記入

4. 特許(Patents)

番号(no.)	発明者名(inventor)	発明名称(invention)	出願／公開／登録番号	出願／公開／登録年
1	吉澤浩和, 安斎亮一, 内田俊之, 有山稔, 五十嵐敦史, 武田晃	Chopper Amplifier Circuit and Semiconductor Device	韓国特許登録番号 第1167880号	登録2012
2	吉澤浩和, 安斎亮一, 内田俊之, 有山稔, 五十嵐敦史, 武田晃	Amplifier circuit	韓国特許登録番号 第1141567号	登録2012

3	吉澤浩和, 安齋亮一, 内田俊之, 有山稔, 五十嵐敦史, 武田晃	斬波放大器電路及半導体装置	中国特許登録番号第658717号	登録2010
4	H. Yoshizawa, R. Anzai, T. Uchida, M. Ariyama, A. Igarashi and A. Takeda	Amplifier Circuit	US Patent 7,508,258	登録2009
5	H. Yoshizawa, R. Anzai, T. Uchida, M. Ariyama, A. Igarashi and A. Takeda	Chopper amplifier circuit and semiconductor device	US Patent 7,479,826	登録2009
6	吉澤浩和、浜口正直	リセット回路	登録番号4357698	登録2009
7	宇都宮文靖、吉澤浩和	差動増幅回路を有する半導体装置	登録番号4137510	登録2008
8	吉澤浩和	スイッチトキャパシタ増幅回路および電子機器	登録番号4094436	登録2008
9	吉澤浩和	予測型増幅回路	登録番号3748367	登録2005

5. 学術講演・研究発表(Lectures)

番号(no.)	著者(authors)	題名(title)	講演集名(preprints)	ページ(pages)	開催地(venue)	開催年(date)
1	由文龍, 吉澤浩和	低利得のオペアンプを用いた2次 $\Delta\Sigma$ 変調器についての検討	電気学会東京支部埼玉支所研究発表会(2016)	pp. 29-30	新都心ビジネス交流プラザ(さいたま市)	2016
2	由文龍, 秦志剛, 孫海東, 吉澤浩和	低利得のオペアンプを用いた2次 $\Delta\Sigma$ 変調器についての検討	電子情報通信学会 ソサイエティ大会, エレクトロニクス講演論文集2 (2015)	p. 67	東北大学(仙台市)	2015

3	島田香澄, 吉澤浩和	超低電圧動作・超低電流リファレンス回路の設計	電気学会東京支部埼玉支所研究発表会(2015)	pp. 9-10	新都心ビジネス交流プラザ(さいたま市)	2015
4	松本健太郎, 吉澤浩和	MOSFETの弱反転領域の電流式の検証と低消費電力オペアンプの設計支援プログラム	電気学会東京支部埼玉支所研究発表会(2014)	pp. 9-10	新都心ビジネス交流プラザ(さいたま市)	2014
5	秦志剛, 吉澤浩和	スイッチトキャパシタ積分回路にパルス入力を与えたときの高調波歪みについての検討	電子情報通信学会 ソサイエティ大会, エレクトロニクス講演論文集2 (2013)	p. 68	福岡工業大学(福岡市)	2013
6	崔文杰, 吉澤浩和	Low Dropoutレギュレータ回路における過渡応答時間の改善について	電気学会東京支部埼玉支所研究発表会(2013)	pp. 23-24	新都心ビジネス交流プラザ(さいたま市)	2013
7	田中映宏, 吉澤浩和	低電圧動作オペアンプの設計に関する検討	電子情報通信学会 全国大会, エレクトロニクス講演論文集 2 (2012)	p.113	岡山大学(岡山市)	2012
8	上野寿, 吉澤浩和	適応バイアスを用いたLow-Dropoutレギュレータにおける 応答速度の改善について	電気学会東京支部埼玉支所研究発表会(2012)	pp. 25-26	新都心ビジネス交流プラザ(さいたま市)	2012
9	上野寿, 吉澤浩和	適応バイアスを用いたLow Dropoutレギュレータ回路についての検討	電子情報通信学会全国大会, エレクトロニクス講演論文集2 (2011)	p.114	東京都市大学(東京都)	2011
10	田中映宏, 吉澤浩和	テール電流源を用いない低電圧オペアンプ回路に関する研究	電気学会東京支部埼玉支所研究発表会(2011)	pp.13-14	新都心ビジネス交流プラザ(さいたま市)	2011
11	川名徹, 吉澤浩和	予測型スイッチト・キャパシタ増幅回路における同相入力電圧の影響についての検討	電子情報通信学会ソサイエティ大会, エレクトロニクス講演論文集2 (2008)	p.93	明治大学(川崎市)	2008
12	野田貴士, 吉澤浩和	高利得CMOSオペアンプ回路設計に関する研究	電気学会東京支部埼玉支所研究発表会(2006)	B902-1-B902-2	大宮ソニックシティ	2006

6. 報告(Reports)

番号(no.)	著者(authors)	題名(title)	報告書名(report)	巻・号(vol, no.)	ページ(pages)	発行年(date)
---------	-------------	-----------	--------------	---------------	------------	-----------

					-	
--	--	--	--	--	---	--

該当がなければ空欄

7. 紀要(Bulletin)

番号(no.)	著者(authors)	題名(title)	紀要名(bulletin)	巻・号(vol, no.)	ページ(pages)	発行年(date)
					-	

- 注) 氏名(ローマ字)は, フリカナのように氏・名にあわせてご記入ください。
- 注) 学位欄は, 総務課から別途確認をお願いした学位をご記入ください。
- 注) 過去5年間(2005年4月1日から2010年3月31日までに刊行されたもの)の研究業績リストを報告してください。
- 注) 各業績は, 新 → 古 としてください。
- 注) 業績がない項目は, 空欄としてください。